┣ tilltttthic 製品をご使用になる前に必ずお読み下さい

この度は弊社製品をご購入頂き誠に有難うございます。

はじめに、必ず本紙と取扱説明書または仕様書等をお読みご理解した上でご利 用ください。本冊子はいつでも見られる場所に大切に保管してください。

【ご利用にあたって】

- 1. 本製品のデザイン・機能・仕様は性能や安全性の向上を目的に予告なく変更することがあります。 また、価格の変更をする場合や資料及び取扱説明書の図が実物とは異なる場合もあります。
- 2. 本製品は著作権及び工業所有権によって保護されており、全ての権利は弊社に帰属します。

【限定保証】

- 1. 弊社は本製品が頒布されているご利用条件に従って製造されたもので、取扱説明書に記載された 動作を保証致します。
- 2. 本製品の保証期間は購入戴いた日から1年間です。

【保証規定】

保証期間内でも次のような場合は保証対象外となり有料修理となります

- 1. 火災・地震・第三者による行為その他の事故により本製品に不具合が生じた場合
- 2. お客様の故意・過失・誤用・異常な条件でのご利用で本製品に不具合が生じた場合
- 3. 本製品及び付属品のご利用方法に起因した損害が発生した場合
- 4. お客様によって本製品及び付属品へ改造・修理がなされた場合

【免責事項】

弊社は特定の目的・用途に関する保証や特許権侵害に対する保証等、本保証条件以外のものは明 示・黙示に拘わらず一切の保証は致し兼ねます。また、直接的・間接的損害金もしくは欠陥製品や 製品の使用方法に起因する損失金・費用には一切責任を負いません。損害の発生についてあらか じめ知らされていた場合でも保証は致しかねます。ただし、明示的に保証責任または担保責任を負う 場合でも、その理由のいかんを問わず、累積的な損害賠償責任は、弊社が受領した対価を上限とし ます。

本製品は「現状」で販売されているものであり、使用に際してはお客様がその結果に一切の責任を 負うものとします。弊社は使用または使用不能から生ずる損害に関して一切責任を負いません。

保証は最初の購入者であるお客様ご本人にのみ適用され、お客様が転売された第三者には適用さ れません。よって転売による第三者またはその為になすお客様からのいかなる請求についても責任 を負いません。

本製品を使った二次製品の保証は致しかねます。

製品をご使用になった時点※1で上記内容をご理解頂けたものとさせて頂きます

ご理解頂けない場合、未使用のまま商品到着後、1週間以内に返品下さい。代金をご返金致します。尚、返品の際 の送料はお客様ご負担となります。ご了承下さい。

※1 製品が入っている静電防止袋を開封した時点で使用済みとみなします

株式会社 - - - - © 2007-2020 北斗電子 Printed in Japan 2007 年 7 月 13 日初版 REV.1.1.3.1 (201104)

Huttonic USB スタータキット H8SX/1668RF グループ

概要

本キットは、ルネサス エレクトロニクス製 H8SX/1668R グループを実装したCPUボ -ドに USB(シリーズBコネクタ)を用意した評価用キットです。高速動作の H8SX/1668R グループ CPU に、I/O、評価用 LED、FLASH 書換えインターフェース、デ バッグインターフェース、USB ファンクションコネクタを実装しました。

サンプル、内蔵 ROM へのプログラム書込みソフトが付属し、CPU内蔵USBモジュール の評価をすぐに行えます。CPUソケット仕様でのご購入では、CPUの載せ換えによる 評価も可能です。

CPU ボード

CPU ボード型名	実装 CPU	内蔵ROM	内蔵RAM
HSB8SX1663RF	H8SX/1663RF (R5F61663RN50FPV)	384KB	40KB
HSB8SX1664RF	H8SX/1664RF (R5F61664RN50FPV)	512KB	40KB
HSB8SX1668RF	H8SX/1668RF (R5F61668RN50FPV)	512KB	56KB

製品内容

ご注意下さい

しとり 小一ト	1 枚
付属 ソフト CD	1枚
DC 電源ケーブル	1本
※コネクタ片側圧着済み 30cm	
専用 RS232C ケーブル(Dsub9P 仕様)	1本
取扱説明書	1部
回路図	1部
※USBケーブルは付属しておりませんので、	

実装 CPU パッケージ FP-144L

クロック 12MHz

SRAM 512KB (256K × 16bit) 1RW0416DSB-2LR もしくは R1RW0416DSB-2PR (ルネサス エレクトロニクス)

USB CPU内蔵USBモジュール、シリーズ B コネクタ搭載 電源電圧 外部電源接続 3.3V±0.3V 又は、USBコネクタより供給

消費電流 50mA

コネクタ型名 J2 CPU EXP BUS(50P) XG4C-6031(オムロン) 適合コネクタ XG4M-6030 オムロンまたは準拠品

J3•J8_{*1} H310-010P(Conser) 適合コネクタ FL10A2FO (OKI 電線)または準拠品 RS232(10P) J4:×1 デバッグ I/F(14P) H310-014P(Conser) 適合コネクタ FL14A2FO (OKI 電線)または準拠品 J5%1 FLASH I/F(20P) H310-020P(Conser) 適合コネクタ FL20A2FO (OKI 電線)または準拠品 J6 USB USB-B(Conser) USB シリーズBコネクタ

J7 DC電源入力(2P) CLP2502-0101(SMK) 適合コネクタ W-A3202-2B#01(SMK) 適合コネクタ FL20A2FO (OKI 電線)または準拠品 J12%1 I/O(20P) H310-020P(Conser)

H310-050P(Conser) 適合コネクタ FL50A2FOG (OKI 電線)または準拠品 ※J3・J4・J5・J12・J13 はMIL規格準拠ボックスプラグタイプ(切り欠き中央1箇所)を使用しております 記載メーカ以外でもご利用可能です

※J4 デバッグ I/F について…オンチップチップエミュレーション用デバッグインターフェースです。ルネサス エレクトロニクス製 E10A-USB 動作確認済 ※1 Conser 製もしくはオムロン製どちらかのコネクタが実装されています。オムロン製コネクタ型番:「XG4C-**31」 ** の部分はピン数が入ります。

CPUソケット ソケット仕様時のみ NQPACK144SD (東京エレテック)

I/O(50P)

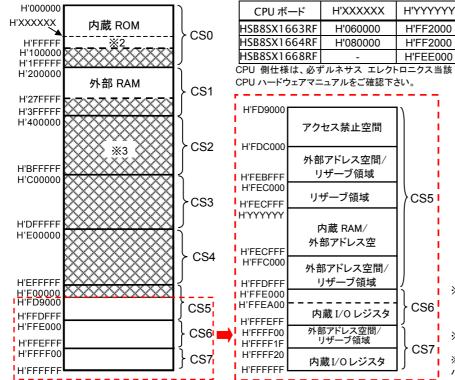
寸法 91.0×115.0mm(突起物含まず)

J13%1

電源の極性及び過電圧には十分にご注意下さい

- 極性を誤ったり、規定以上の電圧がかかると、製品の破損、故障、発煙、火災の原因となります
- 各端子には逆電圧・過電圧防止回路が入っておりません。破損を避けるために、電圧を印加する場合には GND~Vcc の範囲になるよう

【メモリマップ】





SRAM は、シングルチップモ ードで使用する際又はアドレ スバス、データバスとして使用 しない場合は、ポートアクセス 時に競合します。チップセレク ト等を High にする等してデー タ衝突を防いでください。

HSB8SX1668RF:内蔵 ROM X:2 HSB8SX1664RF:アクセス禁止空間 HSB8SX1663RF:アクセス禁止空間

※詳細はルネサス エレクトロニクス H8SX/1668R グループ ハードウェアマニュアルをご参照下さい

:外部アドレス空間/リザーブ領域

USB スタータキット H8SX/1668RF グループ

〒060-0042 札幌市中央区大通西16丁目3-7 TEL011·640·8800 FAX011·640·8801

E-mail:support@hokutodenshi.co.jp (サポート用)、 order@hokutodenshi.co.jp (ご注文用) URL: http://www.hokutodenshi.co.jp

本キット開発用ソフトについて

本キット付属のCコンパイラ・アセンブラは、オリジナルファイル形式「HKTファイル」を生成致しますので、作成されたユーザプログラム等の書込みは本キッ ト付属の書込み環境(「SX166xR_USB_Programmer.exe」(USB ブートモード用)、「SX166xR_SERIAL_Programmer.exe」(SCI ブートモード用)、 MONI.MOTを使用した転送)をご利用下さい。Cコンパイラ・アセンブラご利用時のユーザプログラム作成には別途エディタソフト(WORD、一太郎、メモ帳、ワ ードパッド等)のご用意が必要です。

※H8SX で追加された命令には非対応のコンパイラですが、命令の互換のある H8S を使用します。

モニタソフトについて

出荷時に簡易モニタ「moni.mot」を内蔵 ROM へ書込み済みです。通信ソフトを使用して内蔵 RAM へのプログラム転送やダンプ、メモリ内容の表示等が可能です。 moni.mot は RXD4・TXD4を 使用します。J8 RS232C CH4 へ付属 RS232C ケーブルを使用して PC の RS232C ポートへ接続 します。

■ モニタソフト使用時の MCU 動作モード								
MCU 動作モード 7	シリアル	9600bps						
XTAL 周波数 12MHz	データビット	8						
システムクロック×4	パリティ	なし						
バスクロック×4	ストップビット	- 1						
周辺モジュールクロック×2	フロー制御	なし						

本キット付属書込みソフト動作環境

「SX166xR_USB_Programmer.exe」(USB ブートモード用)、「SX166xR_SERIAL_Programmer.exe」(SCI ブートモード用)、 内蔵 ROM へのデータ転送プログラムです。対応する CPU に合わせてご使用下さい。書込みソフトは、HKT・MOT ファイルに対応しています。

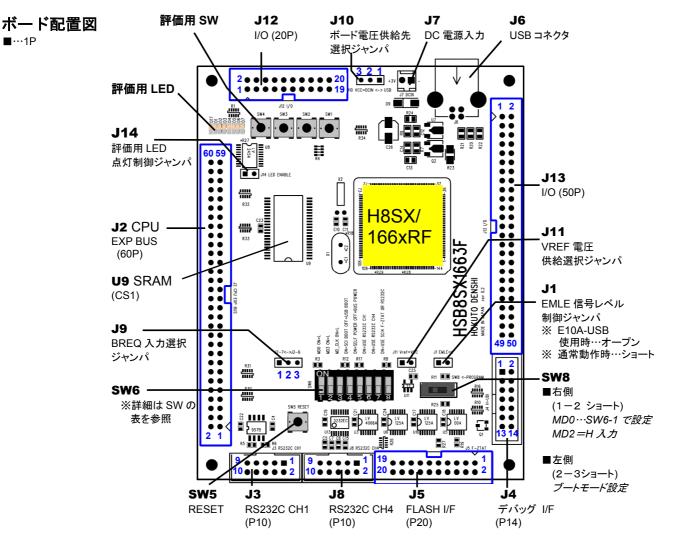
Windows98、WindowsMe、Windows2000、WindowsXP 日本語版 対応OS

PC側I/F USB ポート ※USB ケーブルはユーザ様にてご用意下さい

デモプログラムについて

■…1P

led_rom	LED が左右に点滅し、その後2進数カウントで点滅します。スイッチを押すと、対応する LED が点灯します。 内蔵 FLASH 上で動作します。	led_ram	左記内容と動作は同じで、内蔵 RAM 上で動作します。モニタ使用時に、ご活用ください。
usbmouse_rom	USB で PC と接続するとマウスになります。スイッチの 各ボタンが押されると PC 上のカーソルが上下左右に 動きます。内蔵 FLASH 上で動作します。	usbmouse_ram	左記内容と動作は同じで、内蔵 RAM 上で動作します。モニタ使用時に、ご活用ください。



※基板型名は HSB8SX1653F シリーズと共通となりますので、製品型名は実装CPU天面に印字されたマーク型名でご確認下さい

積層セラミックコンデンサ 0.1µF C1608JB1H104K 上記に値する部品は TDK 社製を使用しています

USB スタータキット H8SX/1668R グループ

株式会社 〒060-0042 札幌市中央区大通西16丁目3-7 TEL011·640·8800 FAX011·640·8801 E-mail:support@hokutodenshi.co.jp (サポート用)、 order@hokutodenshi.co.jp (ご注文用) URL: http://www.hokutodenshi.co.jp

■ スイッチ・ジャンパについて

スイッ	チ	信号名		備考
SW1	49	P20/PO0/TIO	CA3/TIOCB3/TMRI0/SCK0/*IRQ8-A	評価用スイッチ
SW2	51	P21/PO1/TIC	CA3/TMCI0/RxD0/*IRQ9-A	(ON でLow レベル)
SW3	52	P22/PO2/TIC	DCC3/TMO0/TxD0/*IRQ10-A	
SW4	53	P23/PO3/TIC		
SW5	91	*RES		リセットスイッチ

注意! ご利用の電源とスイッチ・ジャンパ設定について

ご利用に応じて J7DC電源入力+3.3V 及び J6USB ポートからの電源使用 が可能です。その場合、ボード側の回路切替として J10 電源切替ジャン パ、SW6-3(PM3)の設定が必要です。

※下記ジャンパ・スイッチ設定参照

【評価用 LED】

	D17	106	P37/PO15/TIOCA2/TIOCB2/TCLKD-A/*EDRAK3
	D1		P36/PO14/TIOCA2/*EDRAK2
	D2	104	P35/P013/TIOCA1/TIOCB1/TCLKC-A/*DACK1-B/ *EDACK3
	D3	63	P34/PO12/TIOCA1/*TEND1-B/*ETEND3
	D4	62	P33/P011/TIOCC0/TIOCD0/TCLKB-A/*DREQ1-B/ *EDREQ3
1	D5	58	P32/PO10/TIOCC0/TCLKA-A/*DACK0-B/*EDACK2
ı	D6	57	P31/PO9/TIOCA0/TIOCB0/*TEND0-B/*ETEND2
	D7	56	P30/PO8/TIOCA0/*DREQ0-B/*EDREQ2

電源の極性及び過電圧には十分にご 注意下さい

⚠注意

- 極性を誤ったり、規定以上の電圧がか かると、製品の破損、故障、発煙、火災の 原因となります
- 各端子には逆電圧・過電圧防止回路 が入っておりません。破損を避けるため に、電圧を印加する場合には GND~Vcc の範囲になるようにご注意下さい

							水下記ンヤンハ"			
SW5	91	*RI	ES			リセットスイッチ				
スイッ	チ	信	寻名		備考	7				
SW6-	·1	115	MD0	MD0 入力選択スイッチ	CPU	動作モード設定 ※モ	一ド端子設定表参照			
SW6-	-2	133	MD3	MD3 入力選択スイッチ	ON	:SDRAM インタフェー	-ス無効			
					OFF	OFF:SDRAM インタフェース有効				
SW6-	-3	47	MD_CLK	MD_CLK 入力選択スイッチ	逓倍	率を設定 ※MD_CLK	設定参照			
SW6-	-4	10	PM2	PM2 入力選択スイッチ	ON:	SCI ブートモード使用	時に設定			
					OFF:	USB ブートモード使用	月時に設定			
SW6-	-5	40	PM3	PM3 入力選択スイッチ	ON:セルフパワーモードに設定					
					OFF:USB バスパワーモードに設定					
SW6-	-6	_	_	RXD1 端子 接続先選択スイッチ	- ON:RXD1をJ3に使用					
					OFF:RXD1 を J12 で使用					
SW6-	-7	_	_	RXD4 端子 接続先選択スイッチ	SCI4	入出力先設定表参照	(
SW6-	-8	_	_	SCI4 入出力 接続先選択スイッチ	SCI4	入出力先設定表参照	(
SW8	3	115	MD0	ブートモード設定選択スイッチ	Program→側 (矢印の向きの方)へのスライドで					
		7	MD2		ブート	・モード選択(MD0、N	MD2=Low)			

ジャンパ EMLE 信号 E10A-USB 使用時:オープン (H 入力) レベル制御 通常使用時:ショート*(L 入力) 1-2 ショート: BREQ を J2-7 から入力 BREO

入力選択 2-3 ショート* BREQ を J2-6 から入力

ジャンパ出荷時設定について

※製品出荷時は★印の設定でジャンパプラグを設定しております。

※ショートの場合はよく確認の上、確実にジャンパプラグを装着して下さい。オープン時はプラグを片側のみピンに挿した状 態でも構いません。

ジャンパ

供給選択

点灯制御

J10

J11

114

備考

ボード電圧 1-2 ショート: ボード電圧を USB から供給

供給先選択 2-3 ショート*:ボード電圧を J7 から供給

ショート*:VREF は VCC から供給

VREF 電圧 オープン: VREF を J13-22 から供給

評価用 LED ジャンパショート*で LED 点灯

H8SX/166xRF のモード設定について

ご利用に応じて CPU の動作モードを設定して下さい。 0:ON=Low 1:OFF=High

<MD CLK 設定>

	_					
		EXTAL 入力 クロック周波数	Ιφ/Ρφ/Βφ	USB 専用 クロック(cku)		
ON	0	8 ∼ 18MHz	EXTAL $\times 4$, $\times 2$, $\times 1$, $\times 1/2$	EXTAL ×4		
OFF	1	16MHz	EXTAL $\times 2$, $\times 1$, $\times 1/2$	EXTAL ×3		

くモード端子設定表>

SW8	SW6-1	MD0	MD2
Program 側	ON (L)	0	0
Program 側	OFF (H)	0	0
反対側	ON (L)	0	1
反対側	OFF (H)	1	1

<SCI4 入出力先設定表>

SW6-7	SW6-8	TXD4• SCK4	RXD4
ON (L)	ON (L)	J5	J8
ON (L)	OFF (H)	J5	J5
OFF (H)	ON (L)	J13	J13
OFF (H)	OFF (H)	J13	J13

※ TXD4、SCK4、RXD4 の入出力先を記しています

<動作モード> ※詳細はルネサス エレクトロニクス H8SX/1668R グループハードウェアマニュアルをご参照下さい

MCU 動作 モード	(SW8)	MUI	(SW6-1)	ROM	空間	動作モード	内容
モード 1	ON 0	0	OFF 1	有効			ユーザブートモード
モード 2	ON 0	1	ON 0	有効	16MR		ブートモード
				バウンダリス		バウンダリスキャン	
モード 3	ON 0	1	OFF 1	有効		アドバンスト	有効シングルチップモード 中華 POM 無効性でエード
モード 4	OFF 1	0	ON 0	無効	101110	TOMP LYLYDYL	内蔵 ROM 無効拡張モード
モード 5	OFF 1	0	OFF 1	無効			
モード 6	OFF 1	1	ON 0	有効			内蔵 ROM 有効拡張モード
モード 7	OFF 1	1	OFF 1	有効			シングルチップモード

<オンボードプログラミングモード>

▼デバッグモード時の端子設定

SW6 の 2 を OFF(USB ブート選択)

モード名	CPU動作	EMLE J1	MD3 SW6-2	MD2 SW8	MD1	MD0 SW6-1	PM2 SW6-4
ユーザブートモード				ON 0	ON 0	OFF 1	_
SCI ブートモード		オープン 0		ON 0	OFF 1	ON 0	ON 0
USB ブートモード	アドバンスト		ON 0	ON 0	OFF 1	ON 0	OFF 1
ユーザプログラムモード				OFF 1	OFF 1	ON 0	_
ユーリブログブムモード				OFF 1	OFF 1	OFF 1	_

■ブートモード時の端子設定

SW₆ ON …4、7 OFF…8 (J5 からの書込み時) 他の値は各自の使用状況で設定して下さい SW8 Programmer と書かれたシルクの矢印の向 きの方に設定

■E10A-USB 使用時の端子設定

SW6 ON ...2, 3, 8 OFF...1, 4, 5, 6, 7 オープン J1

※ E10A-USB 使用時には通常モードで動作を行って

※SW8 は Program の矢印の向きにスライドして いる時 ON になります。この状態では、MDO は SW6-1 の状態に関わらず「0」になります。

※本ボードでは MD1 は Vcc で固定です。

※本キット付属書込みソフト

「SX166xR USB Programmer.exe」

(USB ブートモード用)

「SX166xR_SERIAL_Programmer.exe」

(SCIブートモード用)をご利用の場合後述の操作方 法をご参照ご参照下さい。

必ず、ボード電源を OFF にするか、RESET ボタンを押しながら行って下さい。

SW8 について

内蔵 ROM への書込時のみ時は Program $\emptyset(\pm)^{-1}$ に、その他は Program とは反対 $\emptyset(\pm)^{-1}$ 必須ですので、ご注意下さい。

※1 前頁「ボード配置図 ISW8 をご参照下さい

USB スタータキット H8SX/1668RF グループ

SW7 をリセットスイッチとは反対側にスライドします。

SW6 の 4 を ON(USB 専用クロック EXTAL×4)

J12 をショートします(オンチップエミュレータ使用)

株式会社 〒060-0042 札幌市中央区大通西16丁目3-7 TEL011・640・8800 FAX011・640・8801 E-mail:support@hokutodenshi.co.jp (サポート用)、 order@hokutodenshi.co.jp (ご注文用) URL:http://www.hokutodenshi.co.jp

モードスイッチの操作はCPU動作中には行わないで下さい

|SW7 をリセットスイッチ側にスライドします。 SW6 の 4 を ON(USB 専用クロック EXTAL×4) J12 をオープンします(オンチップエミュレータ未使用)

▼ブートモード時の端子設定

テットご利用のステップについて

Step1 プログラムを作成

<mark>ま</mark>ず、エディタにてプログラムのソースファイルを用意しま す。

付属 CD 収録のデモプログラム DEMO.HKT は、併せてソースが収 <mark>録されて</mark>います。プログラムをご用意頂く際にソースファイル内の記 <mark>述をご参照</mark>頂くことが可能です。

付属書込みソフト(「SX166xR_USB_Programmer.exe」(USB ブー <mark>トモード用)、「SX1</mark>66xR_SERIAL_Programmer.exe」(SCI ブートモ ード用))の対応ファイル形式は MOT ファイルまたはHKTファイルで <mark>す。作成したソースファ</mark>イルから付属コンパイラを使用して HKT ファ イルをご用意頂くか、その他のコンパイラにて MOT ファイルをご用 意下さい。

収録の HKT ファイルを生成するソースファイルはフォルダ内 BAT ファ <mark>イルを使用して次の手順で HKT フ</mark>ァイルを生成することができます。

サンプルプログラムのフォルダ内 BAT ファイル

- ① Cファイルをコンパイル⇒ OBJ ファイル生成
- ② SRC ファイルをアセンブル⇒ OBJ ファイル生成
- ③ 複数の OBJ ファイルをリンク⇒ABS ファイル生成
- ④ ABS ファイルをコンバート⇒ HKT ファイル生成

Step 2 簡易モニタを使用して拡張 SRAMへ転送したプロ グラムをモニタする

出荷時内蔵 ROM へ書込済み簡易モニタ moni.mot は通信ソフトを介 して、ユーザプログラムのモニタが可能です。生成したHKTやMOTフ ァイルを、SRAM へ転送し、ブレークポイント設定、ダンプや I/O レジス タの確認等簡易的なデバッグが可能です。

moni.mot は RXD4・TXD4 を使用します。 J8 RS232C CH4 へ、付属 RS232C ケーブルを使用して PC の RS232C ポートへ接続します。 MONI.MOT は内蔵 ROM への書込みを行った場合消去されます。再 度ご利用の場合は CD 収録の MONI.MOT を、書込みソフト (「SX166xR_USB_Programmer.exe」(USB ブートモード用)、 「SX166xR_SERIAL_Programmer.exe」(SCI ブートモード用))を使 用して内蔵 ROM へ書込む操作が必要となります。

Step3 CPU内蔵ROMへユーザプログラムを書込む

いよいよ内蔵 ROM ヘプログラムを書込み、動作確認を行います。簡 易モニタで内容を確認したプログラムを内蔵 ROM へ書込むように変 更し、再度HKTまたはMOTファイルを生成します。

書込みソフト*をPCヘコピー ⇒ プログラム書込み

- *「SX166xR USB Programmer.exe」(USB ブートモード用)、 「SX166xR_SERIAL_Programmer.exe」(SCI ブートモード用)で の書込み操作 をご参照下さい
- ※「SX166xR_USB_Programmer.exe」(USB ブートモード用)、 「SX166xR_SERIAL_Programmer.exe」(SCI ブートモード用)の 対応ファイル形式は MOT ファイルまたはHKTファイルです。

CD 収録ファイルについて ■demo…LED や USBMOUSE のソース

転送先に応じて2パターンで収録(アドレスが異なります)

■***ram···SRAM への転送用ファイル

付属モニタで SRAM への転送と動作モニタが可能です フォルダ内のファイル構成<例>

1663f.h…ヘッダ

demo.c…C ソース

demo sub…生成された SUB ファイル

reset.src…C の起動設定用アセンブラソース demo.bat…コンパイル等一連の操作を実行する BAT

demo.hkt…生成された HKT ファイル

█️***rom…内蔵 ROM への転送用ファイル

付属書込みソフト「SX166xR_USB_Programmer.exe」 (USB ブートモード用)、

「SX1663R_SERIAL_Programmer.exe」(SCI ブートモー ド用)で内蔵 ROM への書込みと動作確認が可能です。 (収録ファイルの構成は上記参照)

■ moni.mot…内蔵 ROM へ書込むモニタ SCI4 使用 J8 RS232C CH4 で付属 RS232C ケーブルを使用して、 モニタが可能です

┙doc…H8SX/1668R グループハードウェアマニュアル PDF

driver…内蔵 ROM への書込みを行う際の USB ドライバ

orogrammer…内蔵 ROM への書込みソフト

「SX1663R_USB_Programmer.exe」 「SX1664R_USB_Programmer.exe」

「SX1668R_USB_Programmer.exe」 (USB ブートモード用)

「SX1663R_SERIAL_Programmer.exe」

「SX1664R_SERIAL_Programmer.exe」 「SX1668R_SERIAL_Programmer.exe」

(SCI ブートモード用)

■tool…Cコンパイラ・アセンブラ

in…実行ファイル

abs2hkt.exe…HKT ファイル生成コンバータ

┛ asm38.exe…アセンブラ

■ c38 asm.exe…オプション指定用

■ c38 cgn.exe…オプション指定用

c38 frnt.exe…オプション指定用

c38 mid.exe…オプション指定用

■ c38 pep.exe…オプション指定用

ch38.exe…C/C++コンパイラ

Ink.exe…リンケージエディタ

include…C/C++インクルード用ヘッダファイル

█ib…ライブラリ(シリーズ別 *s.lib はスピード優先)

■Manual····Cコンパイラ、クロスアセンブラマニュアル

┙manual…USB スタータキット H8SX/1668R グループ取扱 説明書を収録

まず、上記 STEP1 に則り、demo フォルダをご覧下さい。後述される操作例には usbmouse_ram と led_rom を使用しております。各ソースからご覧頂くとスムーズです。各 ファイル内の記述や付記されたコメント、さらに収録 PDF のマニュアル等をご参照頂き、プロ グラムをご用意下さい。次頁からは HyperTerminal の使用方法、サンプルプログラム usbmouse ram と led rom を使用したモニタ操作の例、モニタコマンドの説明、内蔵 ROM への書込み方法と順にご案内します。

CD 収録ファイルのインストールについて

適宜、ご利用の PC へ収録ファイルをコピーしてご利用下さい

USB スタータキット H8SX/1668R グループ

HSB8SX166xRF コネクタ信号表 (信号名には CPU 端子番号が付記されています。*は負論理、NC は未接続です)

28 24 PE4/A12 **1 PK4/PO28/TIOCA10

27 PE2/A10 **1 PK2/PO26/TIOCC9

30

32

40

44

46

48

50

56

58

60

42 82 PI6/D14

52 70 PH4/D4

信号名

41 83 PI7/D15

43 81 PI5/D13

45 78 PI3/D11

47 76 PI1/D9

49 73 PH7/D7

51 71 PH5/D5

53 68 PH3/D3

55 66 PH1/D1

Vcc

GND

57

59

J4 デバッグ I/F(14P)

No.		信号名	No.		信号名	N	No.	信号名	No	信号名
1		GND	2		GND] [*	.c.	P65/TMO3/*DACK3/TCK/*EDACK	_	
3	2	PB2/*CS2-A/*CS6-A/*RAS	4	3	PB3/*CS3-A/*CS7-A/*CAS		1	114 1-B	2	GND
5	134	PA0/*BREQO/*BS-A	6	136	PA2/*BREQ/*WAIT	JE.	_	109 P62/TMO2/SCK4/*DACK2/*IRQ1		
7	136	PA2/*BREQ/*WAIT	8	135	PA1/*BACK/(RD/*WR-A)	11	3	0-B/TRST/*EDACK0-B	4	GND
		РА7/Вф	10	87	P13/*ADTRG0-A/*IRQ3-A/*EDRAK0	╛	5	95 *WDTOVF/TDO	6	GND
11	61	NMI	12	91	*RES	JE	7	91 *RES	8	Vcc
13	140	PA6/*AS/*AH/*BS-B	14	137	PA3/*LLWR/*LLB	JT.	_	111 P63/TMRI3/*DREQ3/*IRQ11-B/T		CND
15	138	PA4/*LHWR/*LUB	16	139	PA5/*RD	Ш	9	111 MS/*EDREQ1-B	10	GND
17	11	PF7/A23	18	12	PF6/A22	IJĦ		P64/TMCI3/*TEND3/TDI/*ETEND)	
19	13	PF5/A21	20	14	PF4/A20] 1	11	113 1-B	12	GND
21	15	PF3/A19	22	17	PF2/A18] [1	13	91 *RES	14	GND
23	18	PF1/A17	24	19	PF0/A16		п.	・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・	h. <i>U</i> I⊏ II#	韧汶
25	20	PE7/A15 ×1 PK7/PO31/TIOCA11/TIOCB11	26	21	PE6/A14 **1 PK6/PO30/TIOCA11	·×·	<i>,,</i> ,	イリス エレクトロークス袋 ETUA-USB でst	JTF17#	心汗

J5 FLASH インターフェース(20P)

27	PE2/A10 ×1 PK2/PO26/TIOCC9			_	⊢_L` _\`+☆		プログラマ
29	PE0/A8 ×1 PK0/PO24/TIOCA9		プログラマ		トボード接続		
31	PD6/A6 **1 PJ6/PO22/TIOCA8	No.	信号名	1	言号名	No.	信号名
34	PD4/A4 ×1 PJ4/PO20/TIOCA7	1	*RES	91	*RES	2	GND
36	PD2/A2 **1 PJ2/PO18/TIOCC6/TCLKE	3	FWE	7	MD2	4	GND
38	PD0/A0 ×1 PJ0/PO16/TIOCA6	5	MD0	115	MD0	6	GND
82	PI6/D14	7	MD1		NC	8	GND
80	PI4/D12	9	I/O0	10	PM2	10	GND
77	PI2/D10	11	I/O1		NC	12	GND
75	PIO/D8	13	I/O2		NC	14	GND
72	PH6/D6	15	TXD	107	PJ0/PO16/TIOCA6	16	GND
70	PH4/D4	17	RXD		P61/TMCI2/RxD4/*TEND2/	18	VIN1
67	PH2/D2			108	*IRQ9-B		
65	PH0/D0	19	SCK	100	P62/TMO2/SCK4/*DACK2/	20	VIN
	Vcc	19	SCK	109	*IRQ10-B/TRST/*EDACK0-B	20	ATIA
	CND				·-		

J3 RS232C CH1(10P)

J8 RS232C CH4(10P)

No.		信号名	No.	信号名
1		NC	2	NC
		P26/PO6/TIOCA5/		P25/PO5/TIOCA4/
3	59	TMO1/TxD1	4	55 TMCI1/RxD1
		P25/PO5/TIOCA4/		P25/PO5/TIOCA4/
5	55	TMCI1/RxD1	6	55 TMCI1/RxD1
7		NC	8	NC
9		GND	10	NC

27 | 22 | PE5/A13 | **1 | PK5/PO29/TIOCA10/TIOCB10

33 30 PD7/A7 **1 PJ7/PO23/TIOCA8/TIOCB8/TCLKH **34**

35 33 PD5/A5 **1 PJ5/PO21/TIOCA7/TIOCB7/TCLKG **36**

37 35 PD3/A3 **1 PJ3/PO19/TIOCC6/TIOCD6/TCLKF **38**

29 26 PE3/A11 **1 PK3/PO27/TIOCC9/TIOCD9

31 28 PE1/A9 **1 PK1/PO25/TIOCA9/TIOCB9

39 37 PD1/A1 **1 PJ1/PO17/TIOCA6/TIOCB6

No.		信号名	No.		信号名
1		NC	2		NC
3	107	PJ0/PO16/TIOCA6	4	108	P61/TMCI2/RxD4/*TEND2/ *IRQ9-B/*ETEND0-B
5	108	P61/TMCI2/RxD4/*TEND2/ *IRQ9-B/*ETEND0-B	6	108	P61/TMCI2/RxD4/*TEND2/ *IRQ9-B/*ETEND0-B
7		NC	8		NC
9		GND	10		NC

×

シングルチップモード

PFCRD の PCJKE ビットに より端子機能を切り替えるこ とができます。

● 外部拡張モード

常に PORTD、PORTE 機能

J12 I/O(20P)

No.		信号名	No.		信号名
1		GND	2		GND
3	106	P37/PO15/TIOCA2/TIOCB2/TCLKD-A/*EDRAK3	4	105	P36/PO14/TIOCA2/*EDRAK2
5	104	P35/PO13/TIOCA1/TIOCB1/TCLKC-A/*DACK1-B/*EDACK3	6	63	P34/PO12/TIOCA1/*TEND1-B/*ETEND3
7	62	P33/PO11/TIOCCO/TIOCD0/TCLKB-A/*DREQ1-B/*EDREQ3	8	58	P32/PO10/TTOCCO/TCLKA-A/*DACKO-B/*EDACK2
9	57	P31/PO9/TIOCA0/TIOCB0/*TEND0-B/*ETEND2	10	56	P30/PO8/TIOCA0/*DREQ0-B/*EDREQ2
11	60	P27/PO7/TIOCA5/TIOCB5	12	59	P26/PO6/TIOCA5/TMO1/TxD1
13	55	P25/PO5/TIOCA4/TMCI1/RxD1	14	54	P31/PO9/TIOCA0/TIOCB0/*TEND0-B/*ETEND2
15	53	P23/PO3/TIOCC3/TIOCD3/*IRQ11-A	16	52	P22/PO2/TIOCC3/TMO0/TxD0/*IRQ10-A
17	51	P21/PO1/TIOCA3/TMCI0/RxD0/*IRQ9-A	18	49	P20/P00/TIOCA3/TIOCB3/TMRI0/SCK0/*IRQ8-A
19		Vcc	20		GND

J13 I/O(50P)

Solution	No.	信号名		No.		信号名
S	1	GND		2		GND
7 NC 8 NC 10 NC 11 41 PM4 12 40 PM3 13 10 PM2 14 9 PM1/RxD6 15 8 PM0/TxD6 16 5 PB7/SDRAMφ 17 144 PB0/*CS0/*CS4-A/*CS5-B 18 131 PB5/*CS5-D/*OE/CKE 19 130 PB4/*CS4-B/*WE 20 102 *STBY 21 GND 22 125 Vref 23 128 P57/AN7/DA1/*IRQ7-B 24 127 P56/AN6/DA0/*IRQ6-B 25 126 P55/AN5/*IRQ5-B 26 124 P54/AN4/*IRQ4-B 27 122 P53/AN3/*IRQ3-B 28 120 P52/AN2/*IRQ2-B 29 119 P51/AN1/*IRQ1-B 30 118 P50/AN0/*IRQ0-B 31 GND 32 GND 33 117 PC3/*LLCAS/DQMLL 34 116 PC2/*LUCAS/DQMLU 35 114 P65/TMO3/*DACK3/TCK/*EDACK1-B 36 113 P64/TMC13/*TEND3/TDI/*ETEND1-B 37 111 P63/TMR13/*DREQ3/*IRQ11-B/TMS/*EDREQ1-B 38 109 P62/TMO2/SCK4/*DACK2/*IRQ10-B/TRST/*EDACK0-B 39 108 P61/TMC2/RxQ4/*TEND2/*IRQ9-B/*ETEND0-B 40 107 P30/PO16/TIOCA6 41 101 P17/TCLKD-B/SCLO/*ADIRG1/*IRQ7-A/*EDRAK1 42 100 P16/TCLKA-B/SDA0/*DACK1-A/IRQ6-A/*EDACK1-A 43 94 P15/TCLKB-B/RxD5/IRXD/SCL1/*TEN/D1-A/* 48 P6 P12/SCK2/*DACK0-A/*IRQ2-A/*EDACK0-A 46 85 P11/RxD2/*TEND0-A/*IRQ1-A/*ETEND0-A 47 84 P10/TxD2/*DREQ0-A/*IRQ0-A/*EDREQ0-A 48 95 *WDTOVF/TDO	3	Vcc		4		Vcc
9	5	NC		6		NC
11 41 PM4 12 40 PM3 13 10 PM2 14 9 PM1/RxD6 15 8 PM0/TxD6 16 5 PB7/SDRAMφ 17 144 PB0/*CSO/*CS4-A/*CS5-B 18 131 PB5/*CS5-D/*OE/CKE 19 130 PB4/*CS4-B/*WE 20 102 *STBY 21 GND 22 125 Vref 23 128 PS7/AN7/DA1/*IRQ7-B 24 127 PS6/AN6/DA0/*IRQ6-B 25 126 PS5/AN5/*IRQ3-B 26 124 PS4/AN4/*IRQ4-B 27 122 PS3/AN3/*IRQ3-B 28 120 PS2/AN2/*IRQ2-B 29 119 PS1/AN1/*IRQ1-B 30 118 PS0/AN0/*IRQ0-B 31 GND 32 GND 33 117 PC3/*LLCAS/DQMLL 34 116 PC2/*LUCAS/DQMLU 35 114 P65/TM03/*DACK3/TCK/*EDACK1-B 36 113 P64/TMC13/*TEND3/TD1/*ETEND1-B	7	NC		8		NC
13 10 PM2 14 9 PM1/RxD6 15 8 PM0/TxD6 16 5 PB7/SDRAMφ 17 144 PB0/*CS0/*CS4-A/*CS5-B 18 131 PB5/*CS5-D/*OE/CKE 19 130 PB4/*CS4-B/*WE 20 102 *STBY 21 GND 22 125 Vref 23 128 P57/AN7/DA1/*IRQ7-B 24 127 P56/AN6/DA0/*IRQ6-B 25 126 P55/AN5/*IRQ5-B 26 124 P54/AN4/*IRQ4-B 27 122 P53/AN3/*IRQ3-B 28 120 P52/AN2/*IRQ2-B 29 119 P51/AN1/*IRQ1-B 30 118 P50/AN0/*IRQ0-B 31 GND 32 GND 33 117 PC3/*LLCAS/DQMLL 34 116 PC2/*LUCAS/DQMLU 35 114 P65/TMO3/*DACK3/TCK/*EDACK1-B 36 113 P64/TMC13/*TEND3/TDI/*ETEND1-B 37 111 P63/IMRJ3/*DREQ3/*IRQ0-J*IRQ71-B/*TEND2/*IRQ9-B/*ETEND0-B 40	9	NC		10		NC
15 8 PM0/TxD6 16 5 PB7/SDRAMφ 17 144 PB0/*CS0/*CS4-A/*CS5-B 18 131 PB5/*CS5-D/*OE/CKE 19 130 PB4/*CS4-B/*WE 20 102 *STBY 21 GND 22 125 Vref 23 128 P57/AN7/DA1/*IRQ7-B 24 127 P56/AN6/DA0/*IRQ6-B 25 126 P55/AN5/*IRQ5-B 26 124 P54/AN4/*IRQ4-B 27 122 P53/AN3/*IRQ3-B 28 120 P52/AN2/*IRQ2-B 29 119 P51/AN1/*IRQ1-B 30 118 P50/AN0/*IRQ0-B 31 GND 32 GND 33 117 PC3/*LLCAS/DQMLL 34 116 PC2/*LUCAS/DQMLU 35 114 P65/TMO3/*DACK3/TCK/*EDACK1-B 36 113 P64/TMC13/*TEND3/TDI/*ETEND1-B 37 111 P63/MXI3/*DREQ3/*IRQ11-B/MS/*EDREQ1-B 38 109 P62/TMO2/SCK4/*DACK2/*IRQ10-B/TRST/*EDACK0-B 39 108 P61/TMC12/RxD4/*TEND2/*IRQ9-B/*ETEND0-B 40 107 PJ0/PO16/TIOCA6 41 101 P17/TGLKD-B/SGLO/*ADTRG1/*IRQ7-A/*EDRAK1 42 100 P16/TGLKC-B/SDA0/*DACK1-A/IRQ6-A/*EDACK1-A 43 94 P15/TGLKB-B/RxD5/IrXD/SCL1/*TEN/D1-A/*EDRAK1 43 P14/TGLKA-B/TXD5/IrTXD/SDA1/*DREQ1-A/*EDACK1-A 4	11	41 PM4		12	40	PM3
17				14		
130 PB4/*CS4-B/*WE 20 102 *STBY 21						
21			,			
23 128 P57/AN7/DA1/*IRQ7-B 24 127 P56/AN6/DA0/*IRQ6-B 25 126 P55/AN5/*IRQ5-B 26 124 P54/AN4/*IRQ4-B 27 122 P53/AN3/*IRQ3-B 28 120 P52/AN2/*IRQ2-B 29 119 P51/AN1/*IRQ1-B 30 118 P50/AN0/*IRQ0-B 31 GND 32 GND 33 117 PC3/*LLCAS/DQMLL 34 116 PC2/*LUCAS/DQMLU 35 114 P65/TMO3/*DACK3/TCK/*EDACK1-B 36 113 P64/TMC13/*TEND3/TD1/*ETEND1-B 37 111 P63/TMR13/*DREQ3/*IRQ11-B/TMS/*EDREQ1-B 38 109 P62/TMO2/SCK4/*DACK2/*IRQ10-B/TRST/*EDACK0-B 39 108 P61/TMC12/R>D4/*TEND2/*IRQ9-B/*ETEND0-B 40 107 P10/P016/TIOCA6 41 101 P17/TCIKD-B/SCLO/*ADTRG1/*IRQ7-A/*EDRAK1 42 100 P16/TCIKC-B/SDA0/*DACK1-A/IRQ6-A/*EDACK1-A 43 94 P15/TCIKB-B/RXD5/IRXXD/SCL1/*TEN/D1-A/**IRQ1-A/*EDRACH-A 48 914/TCIKA-B/TXD5/IITXD/SDA1/*DREQ1-A/**EDRACH-A 45 86			B/*WE			
25						-
27 122 P53/AN3/*IRQ3-B 28 120 P52/AN2/*IRQ2-B 29 119 P51/AN1/*IRQ1-B 30 118 P50/AN0/*IRQ0-B 31 GND 32 GND 33 117 PC3/*LLCAS/DQMLL 34 116 PC2/*LUCAS/DQMLU 35 114 P65/TM03/*DACK3/TCK/*EDACK1-B 36 113 P64/TMC13/*TEND3/TDI/*ETEND1-B 37 111 P63/TMRIJ*DREQ3/*IRQ11-B/TMS/*EDREQ1-B 38 109 P62/TMO2/SCK4/*DACK2/*IRQ10-B/TRST/*EDACK0-B 39 108 P61/TMC12/RxD4/*TEND2/*IRQ9-B/*ETEND0-B 40 107 P10/P016/TIOCAG 41 101 P17/TCI.KD-B/SCI.O/*ADTRG1/*IRQ7-A/*EDRAK1 42 100 P16/TCI.KC-B/SDAO/*DACK1-A/IRQ6-A/*EDACK1-A 43 94 P15/TCI.KB-B/RXD5/IrXXD/SCI.1/*TENfD1-A/**EDRACK1-A 44 93 P14/TCI.KA-B/TXD5/IrTXD/SDA1/*DREQ1-A/**EDREQ1-A/**EDREQ1-A/**ERQ1-A/**EDREQ1-A						
29						
31 GND 32 GND 33 117 PC3/*LLCAS/DQMLL 34 116 PC2/*LUCAS/DQMLU 35 114 P65/TMO3/*DACK3/TCK/*EDACK1-B 36 113 P64/TMC13/*TEND3/TDI/*ETEND1-B 37 111 P63/TMR13/*DREQ3/*IRQ11-B/TMS/*EDREQ1-B 38 109 P62/TMO2/SCK4/*DACK2/*IRQ10-B/TRST/*EDACK0-B 39 108 P61/TMC12/RxD4/*TEND2/*IRQ9-B/*EIDND-B 40 107 P10/P10/CACB 41 101 P17/TGLKD-B/SGLO/*ADTRG1/*IRQ7-A/*EDRAK1 42 100 P16/TGLKC-B/SDAO/*DACK1-A/IRQ6-A/*EDACK1-A 43 P15/TGLKB-B/RxD5/IrXD/SCL1/*TENfD1-A 44 93 P14/TGLK-B/SDAO/*DACK1-A/IRQ6-A/*EDACK1-A 45 86 P12/SGK2/*DACK0-A/*IRQ2-A/*EDACK0-A 46 85 P11/RxD2/*TEND0-A/*IRQ1-A/*ETEND0-A 47 84 P10/TxD2/*DREQ0-A/*IRQ0-A/*EDREQ0-A 48 95 *WDTOVF/TDO *WDTOVF/						
33 117 PC3/*LLCAS/DQMLL 34 116 PC2/*LUCAS/DQMLU 35 114 P65/TMO3/*DACK3/TCK/*EDACK1-B 36 113 P64/TMCI3/*TEND3/TDI/*ETEND1-B 37 111 P63/TMRI3/*DREQ3/*IRQ11-B/TMS/*EDREQ1-B 38 109 P62/TMO2/SCK4/*DACK2/*IRQ10-B/TRST/*EDACK0-B 39 108 P61/TMCI2/RxQ4/*TEND2/*IRQ9-B/*ETEND0-B 40 107 P10/PO16/TIOCA6 41 101 P17/TCIKD-B/SCIO/*ADITGI/*IRQ7-A/*EDRAK1 42 100 P16/TCIKC-B/SDAO/*DACK1-A/IRQ6-A/*EDACK1-A 43 94 P15/TCIKB-B/RxD5/IRTXD/SCI1/*TENID1-A 44 93 P14/TCIKA-B/TXD5/IrTXD/SDA1/*DREQ1-A/**IRQ5-A/*ETEND1-A 45 86 P12/SCIZ/*DACK0-A/*IRQ2-A/*EDACK0-A 46 85 P11/RxD2/*TEND0-A/*IRQ1-A/*ETEND0-A 47 84 P10/TXD2/*DREQ0-A/*IRQ0-A/*EDREQ0-A 48 95 *WDTOVF/TDO			IRQ1-B			
35 114 P65/TMO3/*DACK3/TCK/*EDACK1-B 36 113 P64/TMCI3/*TEND3/TDI/*ETEND1-B 37 111 P63/TMRI3/*DREQ3/*IRQ11-B/TMS/*EDREQ1-B 38 109 P62/TMO2/SCK4/*DACK2/*IRQ10-B/TRST/*EDACK0-B 39 108 P61/TMCIZ/Rxxxxxxxxxxxxxxxxxxxxxxxxxxxxxxxxxxxx		10				_
37 111 P63/TMRI3/*DREQ3/*IRQ11-B/TMS/*EDREQ1-B 38 109 P62/TMO2/SCK4/*DACK2/*IRQ10-B/TRST/*EDACK0-B 39 108 P61/TMC12/RxD4/*TEND2/*IRQ9-B/*ETEND0-B 40 107 P30/PO16/TIOCA6 41 101 P17/TCLKD-B/SCLO/*ADTRG1/*IRQ7-A/*EDRAK1 42 100 P16/TCLKC-B/SDA0/*DACK1-A/IRQ6-A/*EDACK1-A 43 94 P15/TCLKB-B/RxD5/IrXD/SQL1/*TENfD1-A/*IRQ5-A/*ETEND1-A 44 93 P14/TCLKA-B/TxD5/IrTXD/SDA1/*DREQ1-A/**ERQ1-A/**ETEND0-A 45 86 P12/SCK2/*DACK0-A/*IRQ2-A/*EDACK0-A 46 85 P11/RxD2/*TEND0-A/*IRQ1-A/*ETEND0-A 47 84 P10/TxD2/*DREQ0-A/*IRQ0-A/*EDACK0-A 48 95 *WDTOVF/TDO						
108 P61/TMC12/RxD4/*TEND2/*IRQ9-B/*ETEND0-B 40 107 P10/PO16/TIOCA6						
41 101 P17/TCIKD-B/SCLO/*ADTRG1/*IRQ7-A/*EDRAK1 42 100 P16/TCIKC-B/SDAO/*DACK1-A/IRQ6-A/*EDACK1-A 43 94 P15/TCIKB-B/RxD5/IrXD/SCL1/*TENfD1-A/	_					
43 94 P15/TCLKB-B/RxD5/JIrXD/SCL1/*TENfD1-A/ 44 93 P14/TCLKA-B/TxD5/JIrXD/SDA1/*DREQ1-A/ 45 86 P12/SCK2/*DACK0-A/*IRQ2-A/*EDACK0-A 46 85 P11/RxD2/*TEND0-A/*IRQ1-A/*ETEND0-A 47 84 P10/TxD2/*DREQ0-A/*IRQ0-A/*EDREQ0-A 48 95 *WDTOVF/TDO			, , , ,			
45 86 P12/SCK2/*DACKO-A/*IRQ2-A/*EDACKO-A 46 85 P11/RxD2/*TENDO-A/*IRQ1-A/*ETENDO-A 47 84 P10/TxD2/*DREQ0-A/*IRQ0-A/*EDQD-A 48 95 *WDTOVF/TDO	41			42	100	P16/TCLKC-B/SDA0/*DACK1-A/IRQ6-A/*EDACK1-A
45 86 P12/SCK2/*DACKO-A/*IRQ2-A/*EDACKO-A 46 85 P11/RxD2/*TENDO-A/*IRQ1-A/*ETENDO-A 47 84 P10/TxD2/*DREQ0-A/*IRQ0-A/*EDQD-A 48 95 *WDTOVF/TDO	43			44	93	P14/TCLKA-B/TxD5/IrTXD/SDA1/*DREQ1-A/
47 84 P10/TxD2/*DREQ0-A/*IRQ0-A/*EDREQ0-A 48 95 *WDTOVF/TDO		*IRQ5-A/*E				*IRQ4-Ay *EDREQI-A
7 7 6 7 6 7			, , ,	_		
[49] GND 50 GND			DKŁQU-AJ*IRQO-AJ*EDREQO-A	_		· · · · · · · · · · · · · · · · · · ·
	49	GND		50		GND

J6 USB(6P)

No		信号名	No		信号名
1	46	VBUS	2	44	USD-
3	43	USD+	4		GND
5		NC	6		NC

HSB8SX166xF を弊社オンボードプログラマ で使用時の端子設定は次の通りとなります <ブートモード>

端子設定項目	設定	コネクタ	接続端子
FWE	L	3 番	MD2
MD0	L	5番	MD0
MD1	Z	7番	NC
I/O0	L	9番	PM2
I/01	Z	11 番	NC
I/O2	Z	13 番	NC

CPU 側ブートモード時の端子処理は次の通りです。 MD0=0 MD1=1 MD2=0 PM2=0 MD CLK=0 ※出荷時実装クロック 12MHzでの逓倍比 CKM1=2 CKM2=2 CKM3=1

対応プログラマ

FLASH2, FLASHMATE5V1, FM-ONE

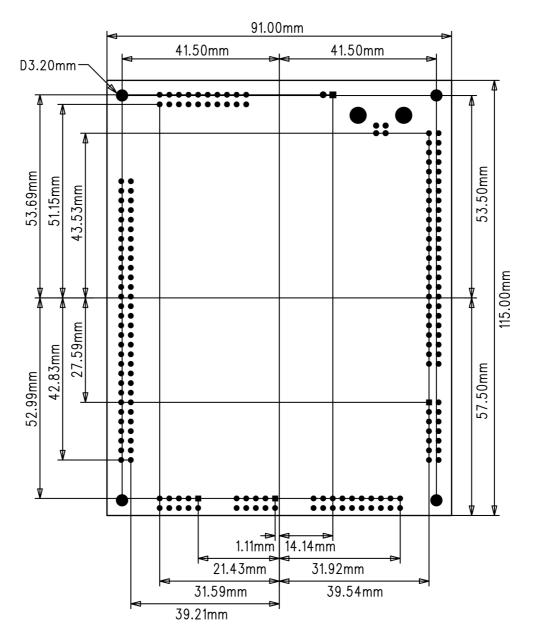
書込み終了時、書込まれたプログラムがリセットスタート 致しますので、CPU ボード側スイッチは動作モードの設定 をお勧めします。(動作モード表参照)

- ·般的に入力信号の振幅が Vccと GND を超えないようにご注意下さい。
- アナログ信号の振幅が AVccと GND を超えないようにご注意下さい。

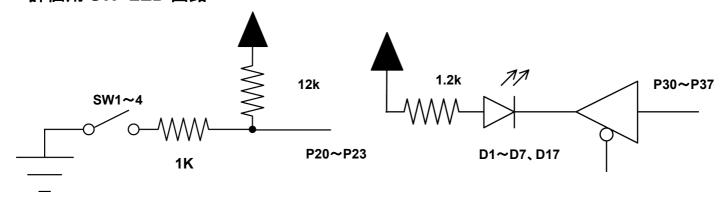
規定以上の振幅の信号が入力され た場合、永久破損の原因となります。

USB スタータキット H8SX/1668RF グループ

寸法図



評価用 SW-LED 回路



Windows は Microsoft 社の商品です。HyperTerminal は Hilgraeve,Inc.社の登録商標です。

弊社の CPU ボードの仕様は全て使用している CPU の仕様に準じております。 CPU の仕様に関しましては製造元にお問い合わせ下さい。弊社の製品は、予告無しに価格を変更する場合がございますので、予めご了承下さい。

弊社 CPUボートと添付 CD に収録されております開発環境と書き込みソフトウエアは、評価用につきマニュアル掲載分以外の動作保証は致しかねます。御了承下さい。

本ボードのご使用にあたっては、十分に評価の上ご使用下さい。

USB スタータキット H8SX/1668R グループ

株式会社 プロー・マルス 16 TEL011・640・8800 FAX011・640・8801 E-mail: support@hokutodenshi.co.jp (サポート用)、 order@hokutodenshi.co.jp (ご注文用) URL: http://www.hokutodenshi.co.jp